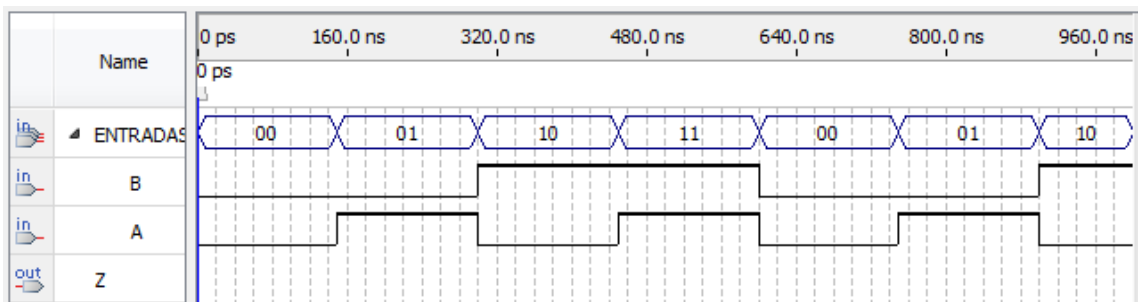
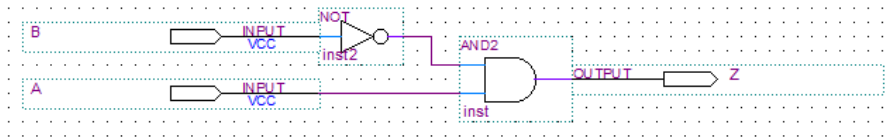
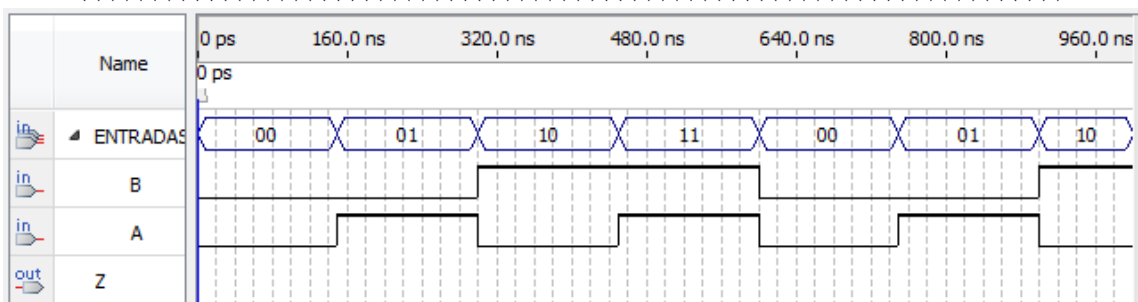
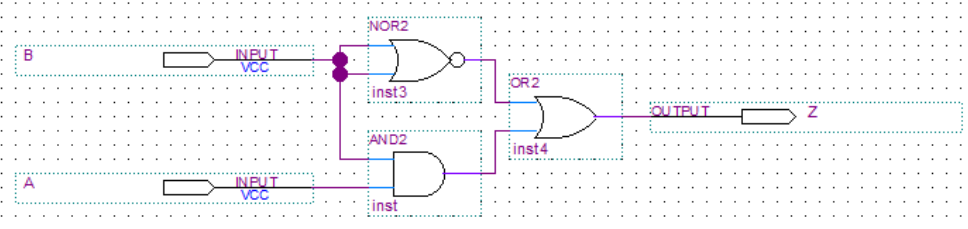


1. Dados los siguientes circuitos, obtenga la tabla de verdad asociada y complete los diagramas temporales.

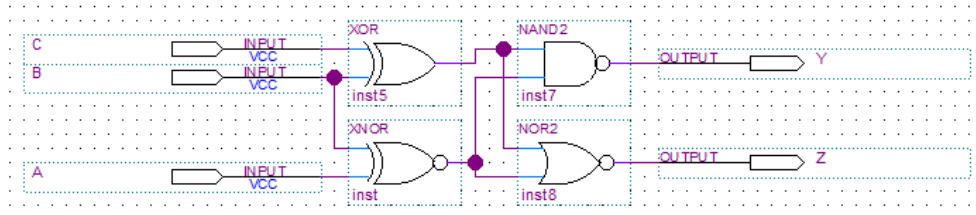
a)

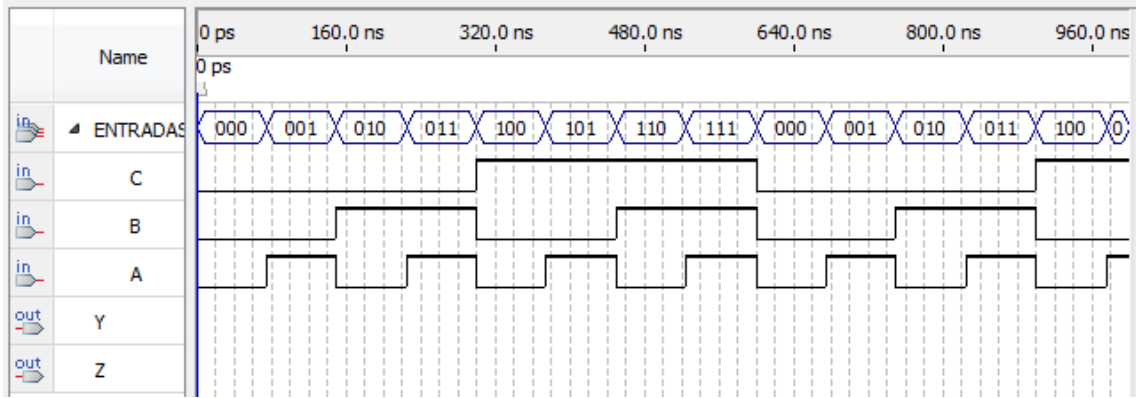


b)

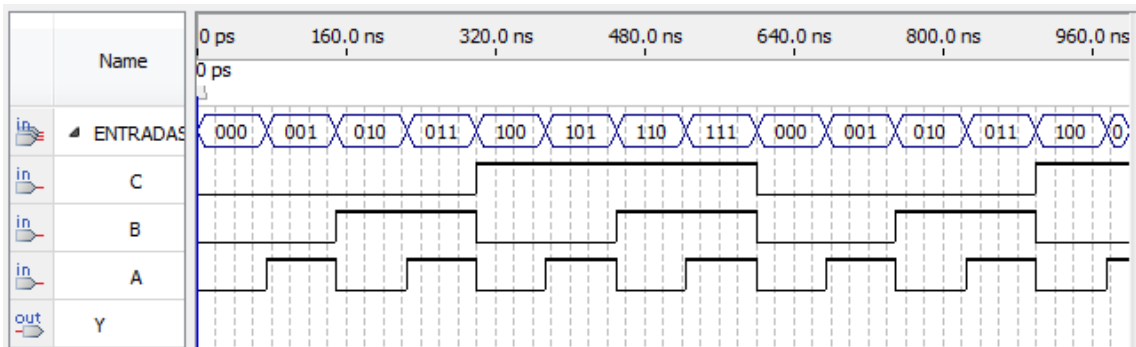
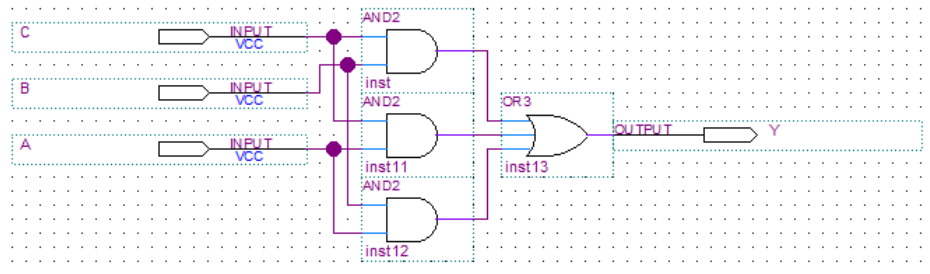


c)

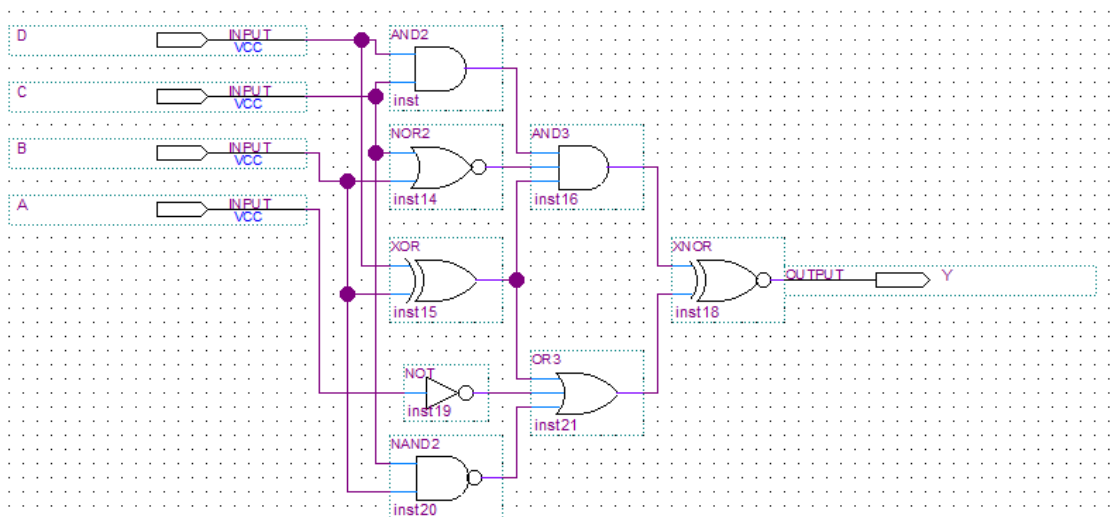


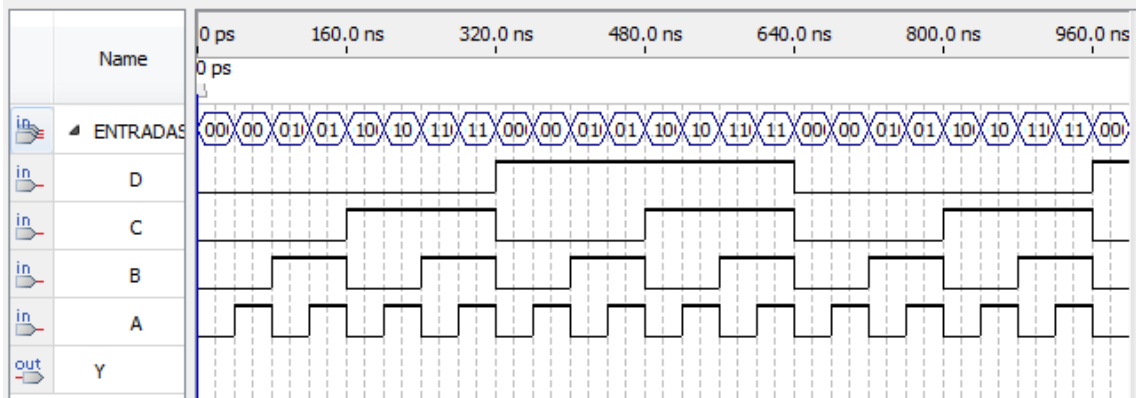


d)



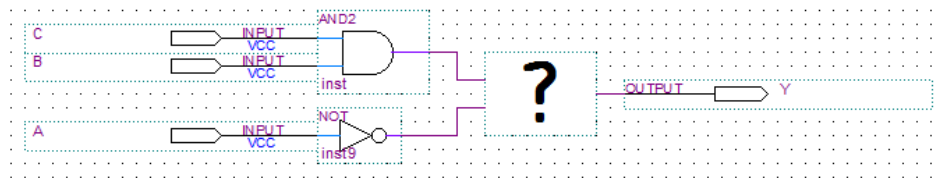
2. Para el siguiente circuito se pide:
  - a. Obtenga la tabla de verdad asociada.
  - b. Completar el diagrama temporal.
  - c. Si la compuerta AND3 (inst16) se quemara y su salida quedar  en 1 siempre.  C mo se comportar  el circuito?
  - d. Si ahora la compuerta AND3 (inst16) se quemara y su salida quedar  en 1 siempre.  C mo se comportar  el circuito?
  - e. Si ahora se quema la NOR2 (inst14) y su salida quedar  siempre en 0.  C mo ser  el comportamiento en este caso?





3. Si se sabe que el comportamiento del siguiente circuito, está dado por la tabla según se coloque la COMPUERTA 1, 2 o 3 en el espacio en blanco:

C	B	A	COMPUERTA 1	COMPUERTA 2	COMPUERTA 3
0	0	0	0	1	1
0	0	1	1	0	1
0	1	0	0	1	1
0	1	1	1	0	1
1	0	0	0	1	1
1	0	1	1	0	1
1	1	0	0	0	0
1	1	1	0	1	1



4. Para el circuito del ejercicio 1.a, determine donde puede estar la falla si en la salida se obtiene lo siguiente (la fallas se pueden asociar a componentes quemados o entradas que se cortocircuitaron a 0 o 1 - tenga en cuenta que puede haber más de una posible causa por cada caso):

B	A	CASO 1	CASO 2	CASO 3	CASO 4
0	0	0	1	1	0
0	1	1	0	1	0
1	0	0	1	1	0
1	1	1	0	1	1

5. Para el circuito del ejercicio 1.d, determine donde puede estar la falla si en la salida se obtiene lo siguiente:

C	B	A	CASO 1	CASO 2	CASO 3	CASO 4
0	0	0	0	0	0	1
0	0	1	0	1	0	1
0	1	0	0	0	0	1
0	1	1	0	1	1	1
1	0	0	0	1	0	1
1	0	1	0	1	1	1
1	1	0	1	1	0	1
1	1	1	1	1	1	1