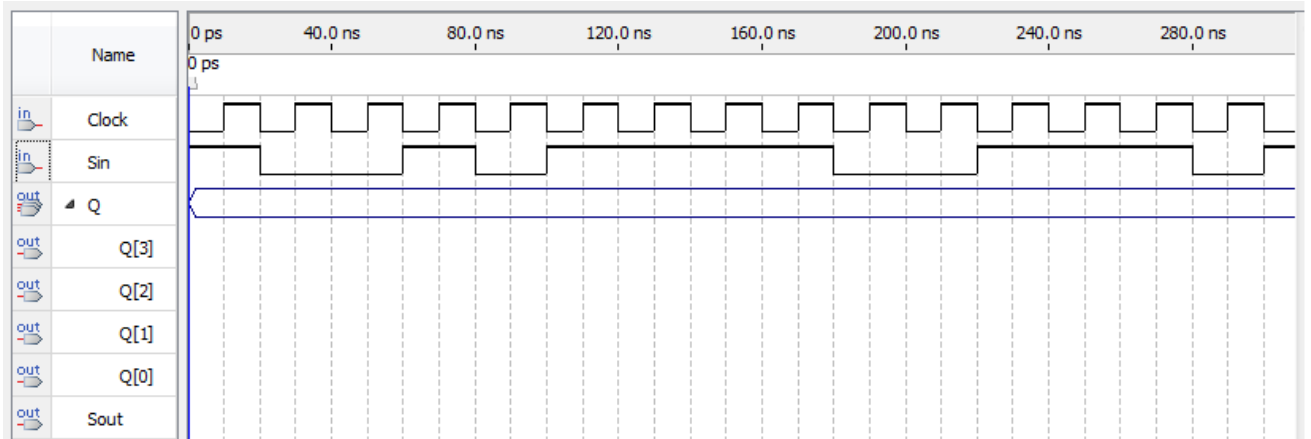
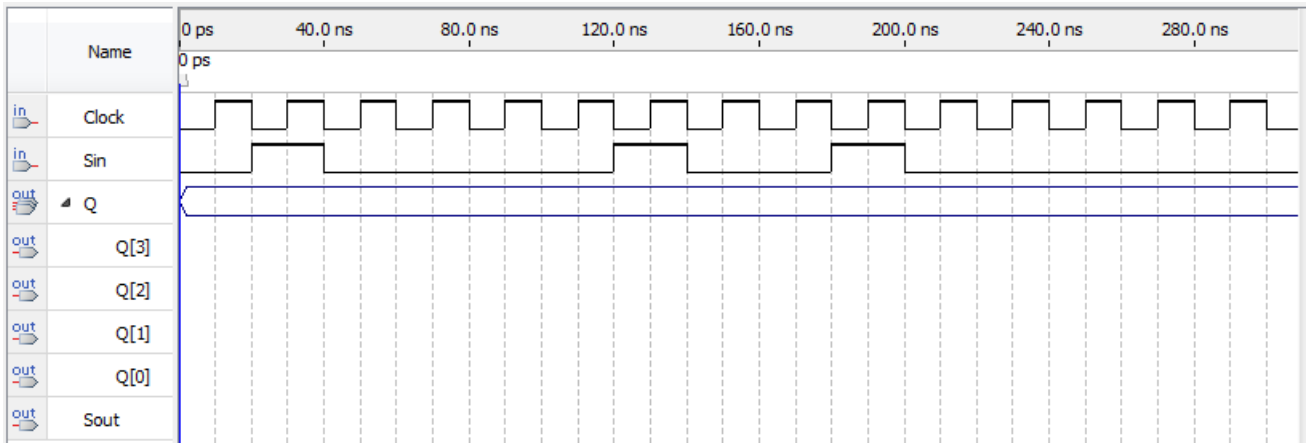
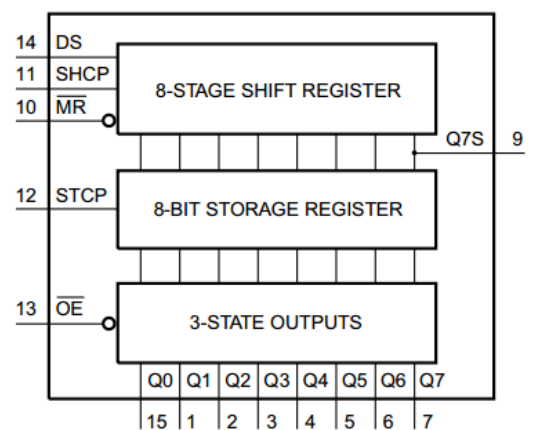
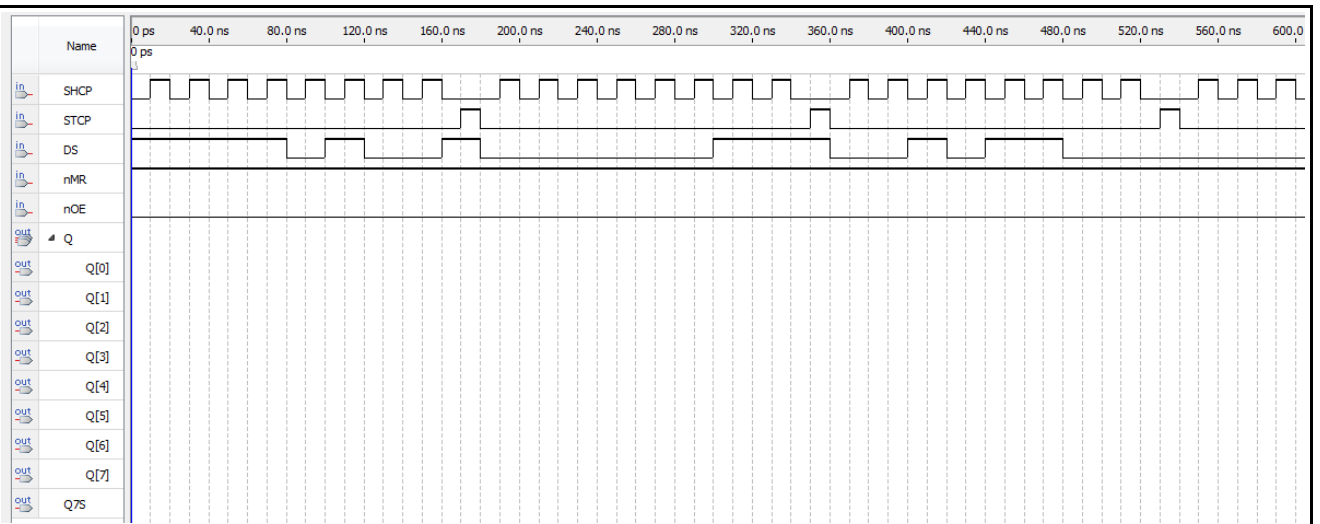


- Se tienen un registro serie-paralelo de 4 bits. Al mismo se lo excita con las señales de las imagenes, obtenga las señales de salida para cada caso, asumiendo siempre que en el instante 0ps las salidas valen 0.

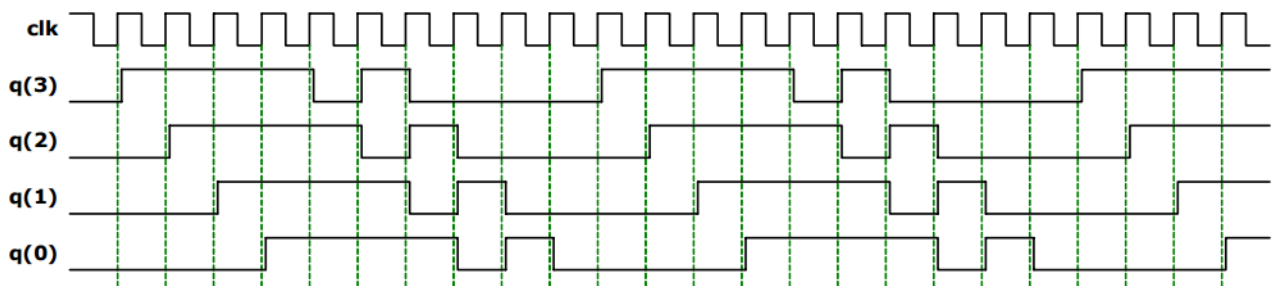


- El 74HC595 es un registro serie-paralelo con salidas registradas (es decir un registro paralelo-paralelo conectado a la salida del registro serie-paralelo) como se muestra a la derecha.
 - Proponga una manera de interconectar 3 registros 74HC595 para obtener un registro de 24 bits.
 - Obtenga las salidas para las siguientes señales de excitación.





3. A partir de un registro serie-paralelo y con mínima lógica adicional, obtenga un contador en anillo módulo 10 que realice la secuencia de la figura.



4. Proponga un contador módulo 10 en anillo que realice una secuencia diferente a la del ejercicio anterior e incluya las combinaciones binarias asociadas a la decena y a la unidad de su número de lista.

5. Se dispone del 74HC165 (ver figura) con el cual se desea enviar respetando la trama UART (pero de 5 bits) los datos 00101 y 11001. Proponga cómo conectaría las entradas del registro (no se olvide del bit de start y del bit de stop) y luego dibuje un diagrama temporal donde se puedan ver ambas tramas.

